

Комбинационная логика

Комбинационная логика (комбинационная схема) в теории цифровых устройств — двоичная логика функционирования устройств комбинационного типа.

- Положительный сигнал (сигнал положительной полярности) — сигнал, активный уровень которого логическая единица, т.е.:
 - 0 — отсутствие сигнала
 - 1 — наличие сигнала
- Отрицательный сигнал (сигнал отрицательной полярности) — сигнал, активный уровень которого логический ноль, т.е.:
 - 1 — отсутствие сигнала
 - 0 — наличие сигнала

В обозначении сигнала используется черта сверху, например:

- \overline{INT}

- слеш перед названием: /INT
- ~ (тильда) в KiCad

Ссылки

[W Комбинационная логика](#)

[Основные параметры комбинационной схемы](#)

Обозначения

- [W Логические элементы](#)
- [Логические схемы и таблицы истинности](#)
- [ЛОГИЧЕСКИЕ ЭЛЕМЕНТЫ](#)
- [Логические элементы И, ИЛИ, НЕ, И-НЕ, ИЛИ-НЕ и их таблицы истинности » Школа для электрика: электротехника и электроника](#)

http://sysadminmosaic.ru/combinational_logic/combinational_logic

2021-05-31 13:57

