

Программируемая логическая интегральная схема (ПЛИС)



GAL

GAL (англ. generic array logic) — это ПЛИС, имеющие программируемую матрицу «И» и фиксированную матрицу «ИЛИ».

GAL22V10D

[DataSheet](#), [оригинал](#)

[DIP24](#)

Ссылки

[W Programmable logic device](#)

[W ПЛИС](#)

http://sysadminmosaic.ru/programmable_logic_device/programmable_logic_device?rev=1643642516

2022-01-31 18:21

