

ПЛИС (FPGA)



Программируемая логическая интегральная схема.

Verilog

[W Verilog](#)

[FPGA блог: опыт, отладка, программирование на Verilog](#)

Ссылки

[W ПЛИС](#)

<https://sysadminmosaic.ru/fpga/fpga>

2020-12-20 10:32

