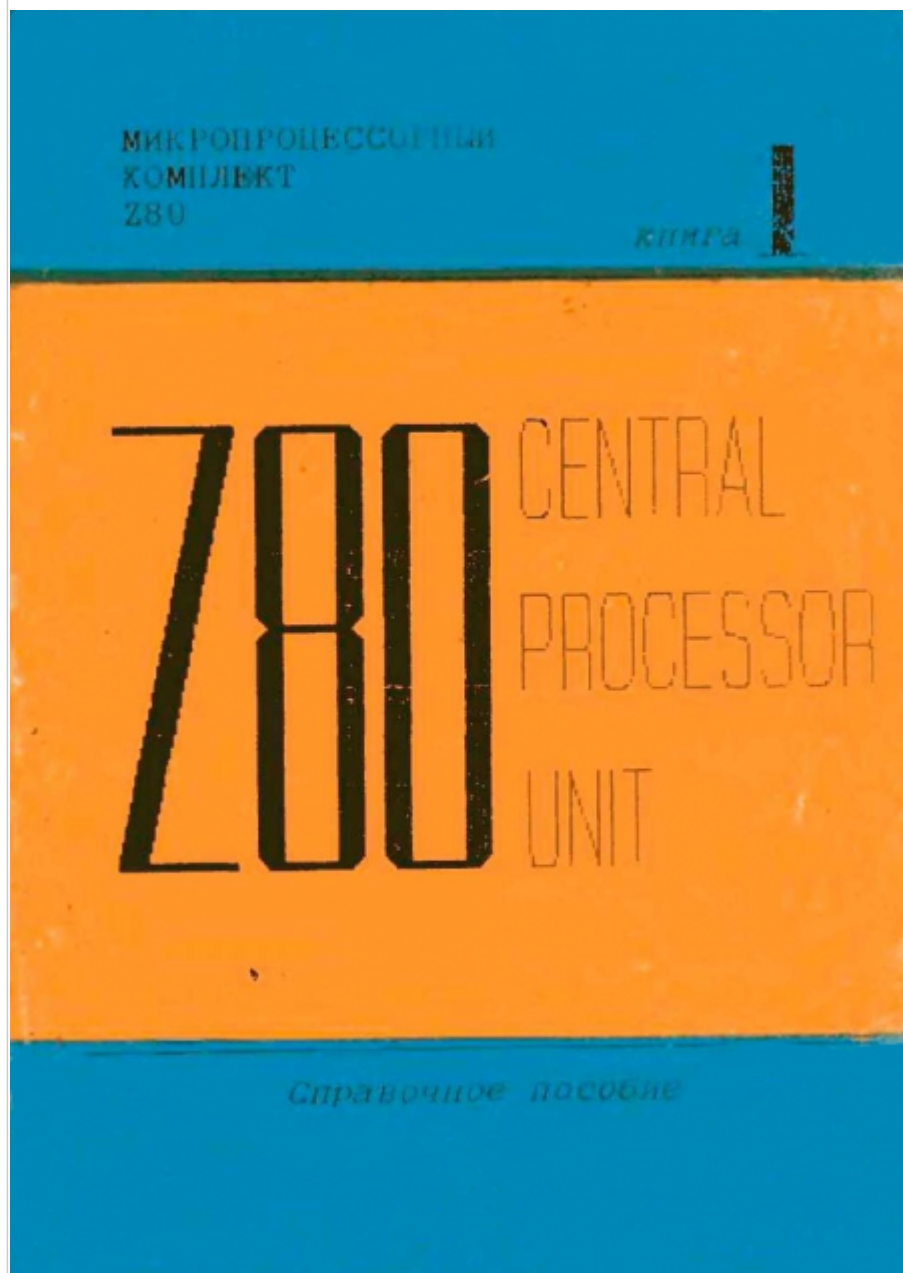


□ Центральный процессор Z80CPU



Микропроцессорный комплект Z80: Справочное пособие в 7-и книгах. Книга 1.

Центральный процессор Z80CPU
Минск
УКИК «ЦЕНТР» 1991

Содержание

- Предисловие
- Введение
- **1. Краткая характеристика микропроцессора Z80**
- **2. Архитектура ЦП**
 - 2.1. Регистры
 - 2.2. Арифметическо-логическое устройство (АЛУ)
 - 2.3. Регистр команд и устройство управление процессором

- 2.4. Управление шинами адреса и данных
- **3. Описание выводов**
- **4. Временные диаграммы машинных циклов**
 - 4.1. Извлечение кода операции
 - 4.2. Цикл чтения памяти и цикл записи в память
 - 4.3. Циклы ввода/вывода
 - 4.4. Цикл предоставления доступа к шине
 - 4.5. Цикл подтверждения маскируемого прерывания
 - 4.6. Цикл подтверждения немаскируемого прерывания
 - 4.7. Выполнение команды останова
- **5. Система команд**
 - 5.1. Методы адресации
 - 5.2. Группы команд
 - 5.3. Флаги признаков
 - 5.4. Очередность выполнения по циклам
- **6. Система прерываний**
 - 6.1. Разрешение и запрещение прерываний
 - 6.2. Приём запросов в ЦП
 - 6.3. Обработка прерываний
 - 6.3.1. Обработка немаскируемого прерывания
 - 6.3.2. Маскируемое прерывание. Режим 0
 - 6.3.3. Маскируемое прерывание. Режим 1
 - 6.3.4. Маскируемое прерывание. Режим 2
- **7. Технические характеристики**
 - 7.1. Схемы входных и выходных каскадов
 - 7.2. Электрические и временные параметры
 - 7.2.1. Статические параметры Z80, Z80A
 - 7.2.2. Динамические параметры Z80
 - 7.2.3. Динамические параметры Z80A
 - 7.2.4. Предельные значения
 - 7.3. Надежность
- Приложение А. Кодовые таблицы команд
- Приложение Б. Соответствие мнемоник ассемблера Z80 и I8080 70
- Литература

Ссылки

<http://igorkov.org/pdf/Z80-Central-Processor-Unit.pdf>

zxpress.ru : Микропроцессорный комплект Z80. Книга 1



Тема: Книга Центральный процессор Z80CPU

https://sysadminmosaic.ru/microprocessor_kit_z80-book1/start

2020-09-22 15:18

